

HIBP

C A M A C

2 C H 2 5 6 K メ モ リ 付 き A D C

(C012-1)

取 扱 説 明 書

↑
零

株式会社 豊伸電子

東京都品川区旗の台5丁目4番3号

〒142 TEL 03(3783)1207

↓
移転 044-861-0202

概 要

最大2MHzのサンプリングレートでアナログ信号の波形を記憶します。

GAINが ×1、×2、×4、×10、×20のプログラマブルに
選択が可能です。

メモリーが 2K、4K、8K、16K、32K、64K、128K、
256Kの選択が可能です。

データは12ビット 0~4095 が -10V~+10V (ゲイン×1の時)

< 仕 様 >

サンプリングレート : 2MHz、1MHz、500KHz、200KHz
100KHz、50KHz、20KHz、EXT

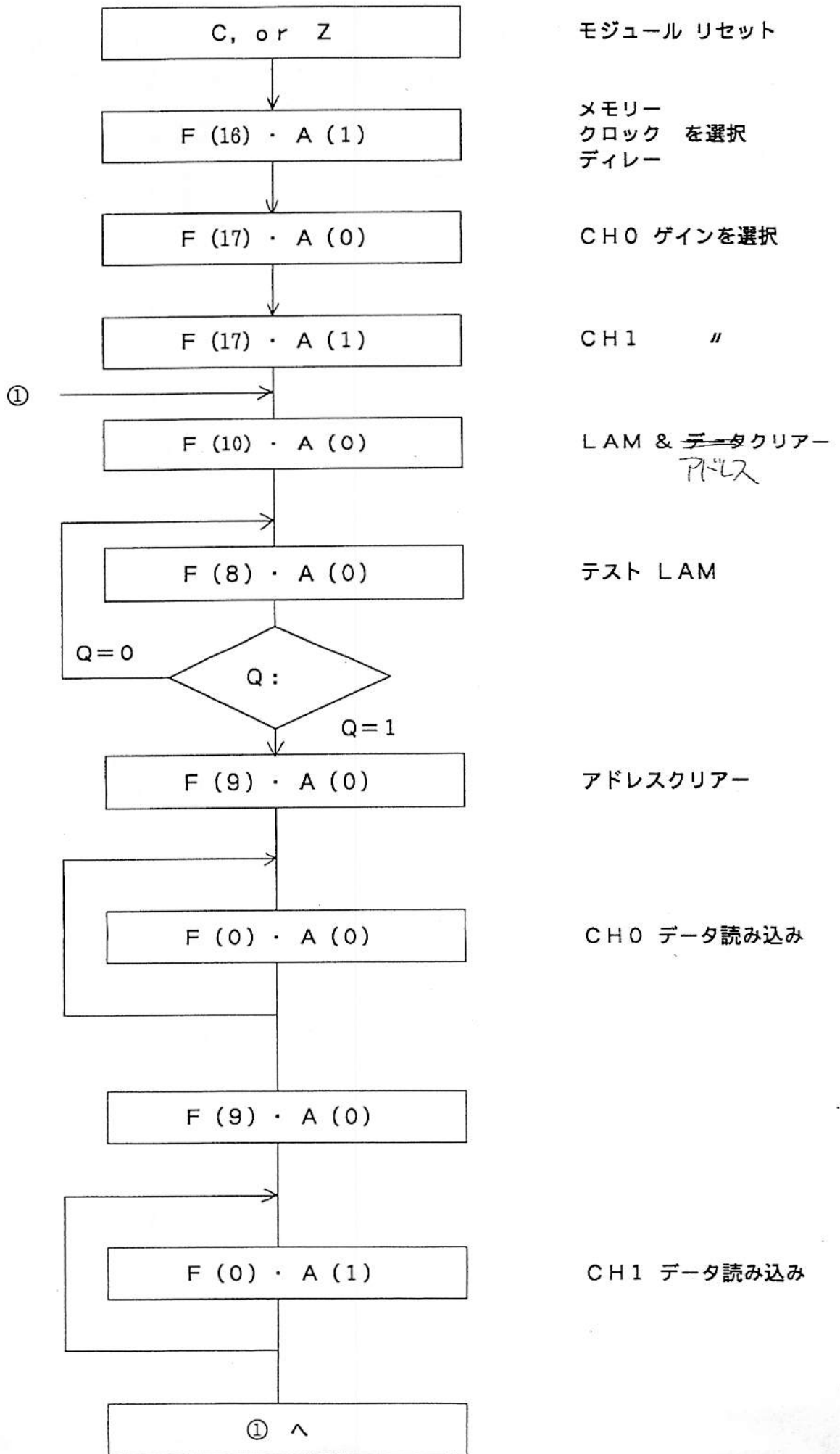
メモリー切替 : 256kW、128kW、64kW、32kW、
16kW、8kW、4kW、2kW

入力GAIN : ×1、×2、×4、×10、×20

入力極性 : バイポーラ (±10V)

入力レベル : アナログ入力 CH1, CH2 ±10V
クロックIN TTLレベル
クロックOUT TTLレベル

消費電力 : +24V 0.2A
+6V 1A
-24V 0.3A



モジュール リセット

メモリー
クロック を選択
ディレー

CH0 ゲインを選択

CH1 "

LAM & ~~データ~~クリアー
アドレス

テスト LAM

アドレスクリアー

CH0 データ読み込み

CH1 データ読み込み

① ^